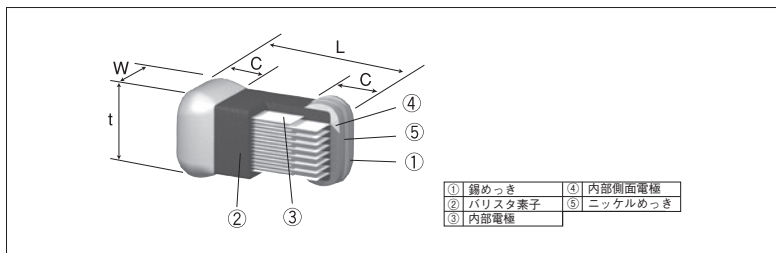


NV73DS ■ ロードダンプサージ保護向け積層形金属酸化物バリスタ



外装色：黒

■構造図



■特長

- 双方向対称性を有し、正負のサージ吸収が可能です。
- 自動車用電子機器のロードダンプサージ対策に適しています。
- JASO過渡電圧試験 A種A-1対応です。
- 高温度 (125℃) での使用が可能です。
- 温度サイクルに対して強い。
- フロー、リフローはんだ付けに対応します。
- 欧州RoHS対応品です。
- AEC-Q200に対応 (データ取得) しています。

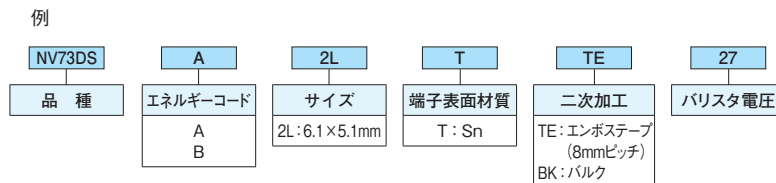
■用途

- 自動車用電子機器のサージからの保護
- モータ、リレー等の誘導負荷から発生するサージ電圧の吸収
- 過電圧からの半導体素子の保護

■外形寸法

形名 (mmサイズコード)	寸法 (mm)				質量 (g) (1000pcs)
	L	W	t Max.	c	
NV73DS 2L (6151)	6.1±0.35	5.1±0.35	3.7	1.05±0.2	420~550

■品名構成



環境負荷物質含有についてEU-RoHS以外の物質に対するご要求がある場合にはお問合せください。
テーピングの詳細については巻末のAPPENDIX Cを参照してください。

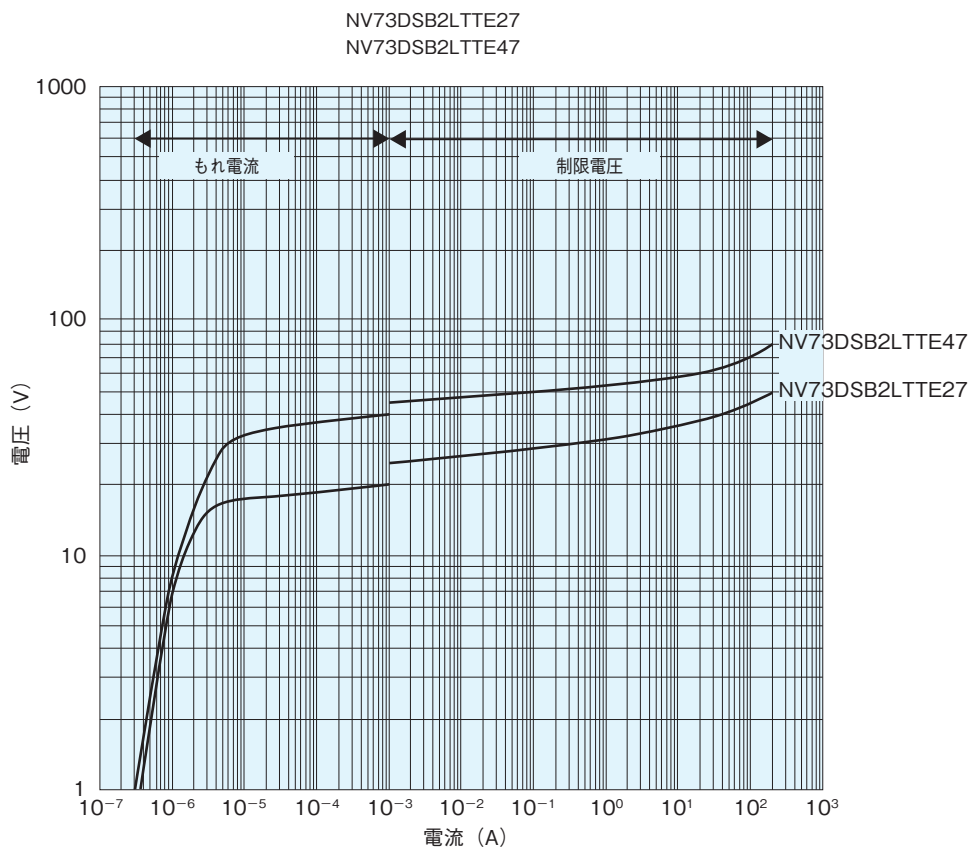
■定格

形 名	バリスタ電圧 (許容範囲) (V)	最大許容回路電圧		制限電圧 (V)	LD 耐量 J	サージ耐量 8/20μs (A) 1回	短時間印加電圧 (5分) (V _{DC})
	V _{1mA}	A.C. (V _{r.m.s.})	D.C. (V)	V _{20A}			
NV73DSB2LTTE27	20~25	14	16	40	63	200	24.5
NV73DSB2LTTE47	40~45	30	34	60	65	200	38
NV73DSA2LTTE27	20~25	14	16	40	70	200	24.5

動作温度範囲: -40℃~+125℃ 保存温度範囲: -40℃~+150℃

包装数/リール: 500pcs

■電圧-電流曲線(参考) (Ta=25°C)



■性能

試験項目	規格値 $\Delta V_{1mA} \pm \%$	試験方法
バリスタ電圧	規定の許容差内	1mAを流した時の端子間電圧
はんだ耐熱性	10	260°C±5°C、10s±0.5s
はんだ付け性	95%以上が新しいはんだで覆われていること。	230°C±5°C、5s±0.5s
温度急変	10	-40°C (30min.) / +125°C (30min.) 1000cycles
短時間印加電圧	10	短時間 (5分間) 印加できる直流電圧の最大値。
サージ耐量	10	定格の衝撃波電流 (T=8/20μs) を1回印加
静電気耐量	10	25kV (大気放電)
耐振性	外観に著しい異常のないこと。端子電極の剥離や本体の破損など異常のないこと。	振動周波数: 10Hz~2000Hz 振動全振幅: 1.5mm, 10Hz~2000Hz~10Hz 20min. XYZ方向各4時間 計12時間
高温高湿電圧印加	10	85°C±2°C, 85%RH, 1000h バリスタ電圧 (V_{1mA}) × 0.85 を連続印加する。
高温直流電圧印加	10	125°C±2°C, 1000h バリスタ電圧 (V_{1mA}) × 0.85 を連続印加する。
熱衝撃試験	10	-55°C (15min.) / +125°C (15min.) 300cycles
衝撃試験	10	ハーフサイン波、1ms、500m/s ² を5回印加する。
高温保存	10	+150°C, 1000h
低温保存	10	-40°C, 1000h