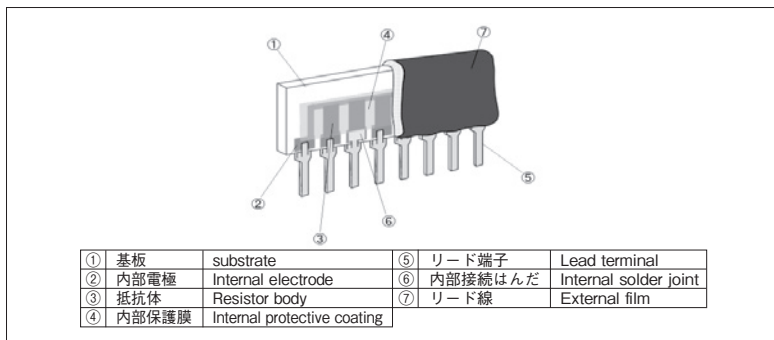


# JAXA2050/D402

## 宇宙開発用信頼性保証固定皮膜ネットワーク抵抗器 Resistors Networks, Fixed, Film, High Reliability Space Use



### ■構造図 Construction



### ■特長 Features

- JAXA認定部品。
- ウィスカ防止に実績のある有鉛はんだめっきを使用。
- 全数スクリーニングとロット保証及び定期試験を実施。
- 固定皮膜ネットワーク抵抗器です。
- JAXA Qualified parts.
- Using solder plating (Pb containing) with an achievement to avoid whisker.
- 100% screening, lot assurance inspection, & periodic test.
- Resistor Networks, Fixed, Film.

### ■用途 Applications

- 衛星、宇宙ステーション、ロケット、補給機に搭載の電子機器
- Electrical equipment for satellite, space station, rocket and space transfer vehicles.

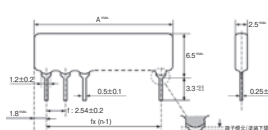
### ■参考規格 Reference Standards

JAXA-QTS-2000D  
JAXA-QTS-2000D APPENDIX D  
JAXA-QTS-2050/D402

### ■定格 Ratings

形式 Type	回路形式 Circuit Type	定格電力 Power Rating	抵抗温度係数 T.C.R. ( $\times 10^{-6}/K$ )	抵抗値範囲 ( $\Omega$ ) Resistance Range E24 · E96	最高使用電圧 Max. Working Voltage
04	C	0.375W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.25W			
05	C	0.5W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.375W			
06	C	0.625W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.75W			
07	C	0.75W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.875W			
08	C	0.875W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.5W			
09	C	1W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	1.125W			
10	C	1.125W	$\pm 200 \times 10^{-6}/K$	10~1M $\Omega$	150
	G	0.625W			

### ■外形寸法 Dimensions



形名 Type	端子数 n(本)	寸法 Dimensions (mm) A <sup>max</sup>	質量 Weight <sup>※1</sup> g(以下)
J2050/D402-04	4	10.8	0.31
J2050/D402-05	5	13.2	0.39
J2050/D402-06	6	15.8	0.47
J2050/D402-07	7	18.3	0.55
J2050/D402-08	8	20.9	0.63
J2050/D402-09	9	23.4	0.71
J2050/D402-10	10	25.9	0.79

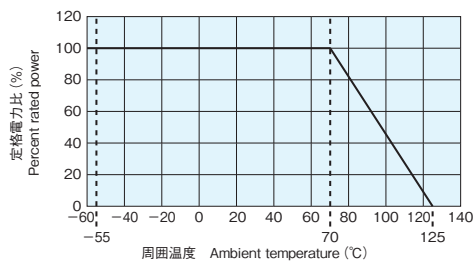
※1 重量は参考値 Weight is a reference value

### ■品名構成 Type Designation

例 Example

J2050/D402	10	M	1001	F	C
品 種 Product Code	端子数 Type	抵抗温度係数 T.C.R. ( $\times 10^{-6}/K$ ) M ( $\pm 200$ )	公称抵抗値 Nominal Resistance 4 digits	抵抗値許容差 Resistance Tolerance F ( $\pm 1.0\%$ ) G ( $\pm 2.0\%$ ) J ( $\pm 5.0\%$ )	回路形式 Circuit Type C (並列回路) G (独立回路)
	04 05 06 07 08 09 10				

### ■負荷軽減曲線 Derating Curve



周囲温度70℃以上で使用される場合は、上図負荷軽減曲線に従って、電力を軽減して御使用下さい。

For resistors operated at an ambient temperature of 70°C or above, a power rating shall be derated in accordance with the above derating curve.

### ■回路形式 Circuit Type

