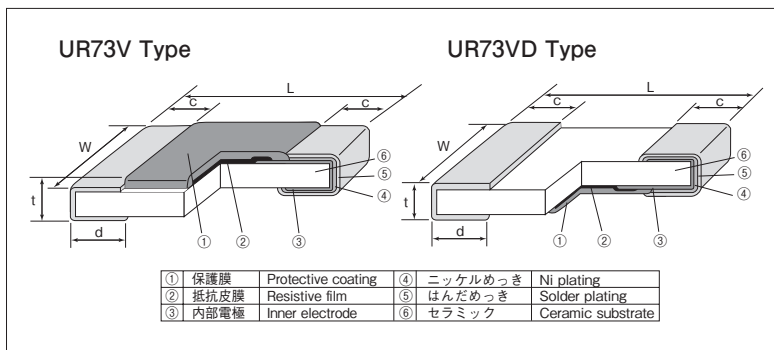
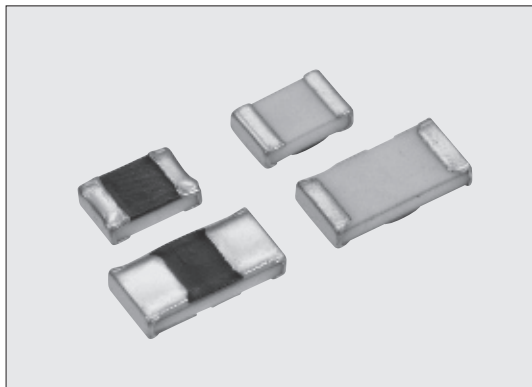


THICK FILM (LOW RESISTANCE)



UR73V 角形低抵抗チップ抵抗器(低T.C.R.) Low Resistance Flat Chip Resistors (Low T.C.R.)

■構造図 Construction



外装色：黒 Coating color : Black

■特長 Features

- 電源回路、モーター回路などの電流検出抵抗器です。
- 低抵抗値(100mΩ以下)、高精度(±1%)の電流検出用抵抗器です。
- 抵抗温度係数 $\pm 75 \times 10^{-6}/K$ ~の高信頼性、高性能品です。
- リフロー、フローはんだ付けに対応します。
- 欧州RoHS対応品です。
- AEC-Q200に対応(データ取得)しています。
- 使用温度範囲155℃までに対応しています。
- Current detecting resistors for power supplies, motor circuits, etc.
- Low resistance (100mΩ or under) and high accuracy resistors (±1%) for current detection.
- High reliability and performance with T.C.R. $\pm 75 \times 10^{-6}/K$.
- Suitable for flow and reflow solderings.
- Products meet EU-RoHS requirements.
- AEC-Q200 qualified.
- Operating temperature range ~155℃.

■用途 Applications

- カーエレクトロニクス、コンピューター、HDD、携帯電話、電源、モーター等。
- Car electronics, Computers, HDDs, Cellular-telephones, Power supplies, and Motor circuits, etc.

■参考規格 Reference Standards

IEC 60115-8
JIS C 5201-8

■定格 Ratings

形名 Type	定格電力 Power Rating	定格周囲温度 Rated Ambient Temp.	定格端子部温度 Rated Terminal Part Temp.	抵抗温度係数 T.C.R. ($\times 10^{-6}/K$)	抵抗値範囲 Resistance Range (Ω)	抵抗値許容差 Resistance Tolerance	使用温度範囲 Operating Temp. Range	テーピングと包装数量 Taping & Q'ty/Reel(pcs)
					E24 & 25m, 50m ^{*1}			TD
UR73VD 2A	0.5W	70℃	100℃	0~+250	10m~11m	F : ±1%	-55℃~+155℃	5,000
UR73V 2A				0~+150	12m~13m			
				±75	15m~36m			
UR73VD 2B	0.5W	70℃	125℃	±75	39m~100m	F : ±1%	-55℃~+155℃	5,000
UR73V 2B				0~+250	10m~11m			
				±75	12m~27m			
	0.75W ^{*2}	-	110℃	±75	12m~27m	F : ±1%	-55℃~+155℃	5,000
	0.5W	70℃	125℃	±75	33m~75m			
	0.75W ^{*2}	-	110℃	±100	30m, 82m~100m			
				±75	33m~75m			
				±100	30m, 82m~100m			

定格電圧は $\sqrt{\text{定格電力} \times \text{公称抵抗値}}$ による算出値となります。 Rated voltage= $\sqrt{\text{Power Rating} \times \text{Resistance value}}$

*1 25mΩ、50mΩにも対応致します。 *1 25mΩ and 50mΩ are available.

*2 定格電力に合った端子部温度の負荷軽減曲線の範囲でご使用ください。

*3 Please keep the resistor operated according to the derating curve of terminal part temperature based on the specified power rating.

お客様の使用状況において、定格周囲温度、定格端子部温度のどちらを使用するか疑義が生じる場合は定格端子部温度を優先してください。

詳細は14~17頁の「端子部温度の負荷軽減曲線の紹介」をご参照ください。

If any questions arise whether to use the "Rated Ambient Temperature" or the "Rated Terminal Part Temperature" in your usage conditions, please give priority to the "Rated Terminal Part Temperature".

For more details, please refer to "Introduction of the derating curves based on the terminal part temperature" in page 14 to 17.

■外形寸法 Dimensions

形名 Type (Inch Size Code)	抵抗範囲 (Ω) Resistance range	寸法 Dimensions (mm)					Weight (g) (1000pcs)
		L	W	c	d	t	
UR73VD 2A (0805)	10m~16m 18m~36m	2.0±0.2	1.25±0.2	0.4±0.2	0.7±0.2 0.6±0.2	0.6±0.1	5.74
UR73V 2A (0805)	39m~100m	2.0±0.2	1.25±0.2	0.4±0.2	0.4±0.2	0.6±0.1	5.60
UR73VD 2B (1206)	10m~13m 15m~16m 18m~20m 22m~27m	3.2±0.2	1.6±0.2	0.4±0.3	1.25±0.2 1.15±0.2 1.1±0.2 1.0±0.2	0.6±0.1	11.12
UR73V 2B (1206)	30m~33m 36m~39m 43m~100m	3.2±0.2	1.6±0.2	1.0±0.3 0.9±0.3 0.65±0.3	0.4±0.2	0.6±0.1	10.09

■品名構成 Type Designation

例 Example

UR73VD	2B	T	TD	10LO	F
品種 Product Code	定格電力 Power Rating	端子表面材質 Terminal Surface Material	二次加工 Taping	公称抵抗値 ^{*1} Nominal Resistance	抵抗値許容差 Resistance Tolerance
UR73VD : フェースダウン Face-down	2A : 0.5W 2B : 0.5W 0.75W	T : Sn	TD : 4mm pitch punch paper BK : Bulk	4 digits Ex. 10LO : 10mΩ	F : ±1%
UR73V	2B	T	TD	30LO	F
品種 Product Code	定格電力 Power Rating	端子表面材質 Terminal Surface Material	二次加工 Taping	公称抵抗値 ^{*1} Nominal Resistance	抵抗値許容差 Resistance Tolerance
UR73V	2A : 0.5W 2B : 0.5W 0.75W	T : Sn	TD : 4mm pitch punch paper BK : Bulk	4 digits Ex. 30LO : 30mΩ R100 : 100mΩ	F : ±1%

抵抗値範囲 (Ω) Resistance Value	4桁表示 4 digits
10m~91m	10LO~91LO
0.1	R100

環境負荷物質含有についてEU-RoHS以外の物質に対するご要求がある場合にはお問合せください。

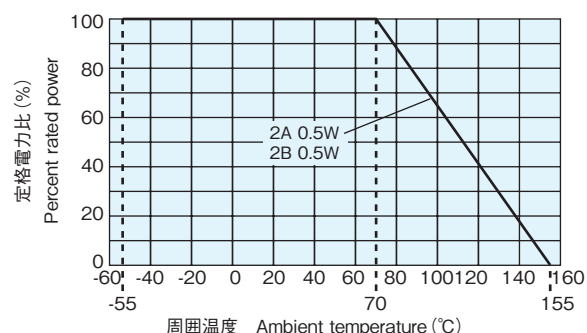
テーピングの詳細については巻末のAPPENDIX Cを参照してください。

Contact us when you have control request for environmental hazardous material other than the substance specified by EU-RoHS.

For further information on taping, please refer to APPENDIX C on the back pages.

■ 負荷軽減曲線 Derating Curve

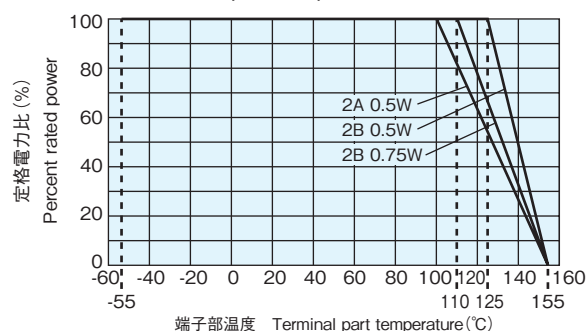
周囲温度 Ambient temperature



周囲温度70℃以上で使用される場合は、上図負荷軽減曲線に従って、定格電力を軽減してご使用ください。

For resistors operated at an ambient temperature of 70°C or above, a power rating shall be derated in accordance with the above derating curve.

端子部温度 Terminal part temperature



上記の端子部温度以上で使用される場合は、負荷軽減曲線に従って定格電力を軽減してご使用ください。

※ご使用方法につきましては巻頭の“端子部温度の負荷軽減曲線の紹介”を参照願います。

For resistors operated terminal part temperature of described for each size or above, a power rating shall be derated in accordance with derating curve.

※Please refer to “Introduction of the derating curves based on the terminal part temperature” on the beginning of our catalog before use.

■ 性能 Performance

試験項目 Test Items	規格値 Performance Requirements $\Delta R \pm (\% + 0.005\Omega)$		試験方法 Test Methods
	保証値 Limit	代表値 Typical	
抵抗値 Resistance	規定の許容差内 Within specified tolerance	—	25°C
抵抗温度係数 T.C.R.	規定値内 Within specified T.C.R.	—	+25°C/−55°C and +25°C/+125°C
過負荷 (短時間) Overload (Short time)	2	0.5	定格電圧の2.5倍を5秒間印加 2.5 times of rated voltage for 5s
はんだ耐熱性 Resistance to soldering heat	1	0.3	260°C±5°C, 10s±1s
温度急変 Rapid change of temperature	1	0.5	−55°C (30min.) / +125°C (30min.) 100 cycles
耐湿負荷 Moisture resistance	2	1	40°C±2°C, 90~95%RH, 1000h 1.5時間 ON/0.5時間 OFFの周期 1.5h ON/0.5h OFF cycle
70°Cでの耐久性 Endurance at 70°C	2	1	70°C±2°C, 1000h 1.5時間 ON/0.5時間 OFFの周期 1.5h ON/0.5h OFF cycle
高温放置 High temperature exposure	1	0.3	+155°C, 1000h

■ 使用上の注意 Precautions for Use

- チップ抵抗器の基材はアルミナです。実装すると基板との熱膨張係数の違いから、ヒートサイクル等の熱ストレスを繰り返し与えた場合、接合部のはんだ(はんだフィレット部)にクラックが発生する場合があります。周囲温度の変動が大きく繰り返される場合や、負荷のオンオフが繰り返される場合は、クラックの発生に注意が必要です。熱ストレスによるクラックの発生は、実装されるランドの大きさ、はんだ量、実装基板の放熱性等に左右されますので、周囲温度の大きな変化や負荷のオンオフのような使用条件が想定される場合は、十分注意して設計してください。
- 50mΩ以下の抵抗値においては、ランドパターンの大きさや接続のはんだの量により、はんだ付け後の抵抗値が変動することがあります。事前に抵抗値低下・上昇の影響をご確認の上、機器設計してください。
- The substrate of chip resistors is alumina. Cracks may occur at the connection of solder (solder fillet portion) due to the difference of the coefficient of thermal expansion from a mounting board when heat stress like heat cycle, etc. are repeatedly given to them. Care should be taken to the occurrence of the cracks when the change in ambient temperature or ON/OFF of load is repeated. The occurrence of the crack by heat stress may be influenced by the size of a pad, solder volume, heat radiation of mounting board etc., so please pay careful attention to designing when a big change in ambient temperature and conditions for use like ON/OFF of load can be assumed.
- In the resistance values of 50mΩ or under, the resistance value after soldering may change depending on the size of pad pattern or solder amount. Make sure the effect of decline/increase of resistance value before designing.